

UNIVERSIDAD TECNOLÓGICA DE LA MIXTECA



904-A

2026-A

HORARIO	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES
8:00-9:00	Proyecto Terminal I Aula 7				
9:00-10:00		Redes de Computadoras I Laboratorio de Comunicaciones Digitales 1	Optativa I Tópicos Selectos de Control Laboratorio de Comunicaciones Digitales 1		Optativa II Electrónica de Potencia II Laboratorio de Comunicaciones Digitales 2
10:00-11:00					
11:00-12:00	Optativa I Tópicos Selectos de Control Aula 45				
12:00-13:00	Desarrollo Empresarial I Aula 47				
13:00-14:00	Redes de Computadoras I Aula 42				
14:00-15:00					
15:00-16:00					
16:00-17:00	Optativa II Electrónica de Potencia II Aula 47				
17:00-18:00	Biblioteca				
18:00-19:00					

Materia	Profesor
Redes de Computadoras I	M.C. Mónica Edith García García mgarcia@mixteco.utm.mx
Optativa II Electrónica de Potencia II	Dr. Marco Antonio Contreras Ordaz marco.contreras@mixteco.utm.mx
Optativa I Tópicos Selectos de Control	Dr. Fermín Hugo Ramírez Leyva hugo@mixteco.utm.mx
Proyecto Terminal I	Dr. Edgardo Yescas Mendoza yescas@mixteco.utm.mx

Desarrollo Empresarial I

Mtro. Ulises Pérez Salmorán
ulisesps@mixteco.utm.mx