

**GOBIERNO CONSTITUCIONAL DEL ESTADO LIBRE Y SOBERANO DE OAXACA  
INSTITUTO ESTATAL DE EDUCACIÓN PÚBLICA DE OAXACA  
COORDINACIÓN GENERAL DE PLANEACIÓN EDUCATIVA  
COORDINACIÓN GENERAL DE EDUCACIÓN MEDIA SUPERIOR Y SUPERIOR**

**PROGRAMA DE ESTUDIOS**

NOMBRE DE LA ASIGNATURA
<b>Arquitectura de Computadoras</b>

CICLO	CLAVE DE LA ASIGNATURA	TOTAL DE HORAS
<b>Séptimo Semestre</b>	<b>4093</b>	<b>85</b>

OBJETIVO(S) GENERAL(ES) DE LA ASIGNATURA
Proporcionar al alumno los fundamentos sobre la organización y arquitectura de computadoras, identificar los factores que determinan su rendimiento y evaluar las técnicas empleadas en la implementación de las computadoras modernas.

TEMAS Y SUBTEMAS
<ol style="list-style-type: none"><li><b>1. Introducción.</b><ol style="list-style-type: none"><li>1.1. Organización vs. Arquitectura</li><li>1.2. La computadora: Punto de vista funcional</li><li>1.3. La computadora: Punto de vista estructural</li><li>1.4. Medidas de rendimiento</li></ol></li><li><b>2. Arquitectura del repertorio de instrucciones.</b><ol style="list-style-type: none"><li>2.1. Lenguaje ensamblador</li><li>2.2. Tipos de instrucciones</li><li>2.3. Modos de direccionamiento</li><li>2.4. Lenguaje maquina</li><li>2.5. Programas de ejemplo</li></ol></li><li><b>3. Diseño de la unidad central de procesamiento (CPU).</b><ol style="list-style-type: none"><li>3.1. CPU básica</li><li>3.2. Registros de propósito específico</li><li>3.3. Registros de propósito general</li><li>3.4. Camino de datos (Datapath)</li><li>3.5. Ciclo de instrucción del CPU</li><li>3.6. Excepciones o Interrupciones</li><li>3.7. Unidad de control</li></ol></li><li><b>4. Técnicas de diseño segmentado.</b><ol style="list-style-type: none"><li>4.1. Conceptos generales</li><li>4.2. Aritmética segmentada</li><li>4.3. Segmentado de instrucciones</li><li>4.4. Ejemplos de procesadores segmentados</li><li>4.5. Arquitecturas superescalares</li></ol></li><li><b>5. Diseño del sistema de memoria.</b><ol style="list-style-type: none"><li>5.1. Jerarquía de memoria</li><li>5.2. Memoria Caché</li><li>5.3. Mapeo de memoria Caché</li><li>5.4. Memoria Virtual</li><li>5.5. Jerarquías de memoria en procesadores reales</li></ol></li><li><b>6. Organización y diseño de entrada y salida.</b><ol style="list-style-type: none"><li>6.1. Conceptos Básicos</li><li>6.2. Buses</li><li>6.3. E/S Programada</li><li>6.4. E/S Mediante interrupciones</li><li>6.5. E/S Con acceso directo a memoria (DMA)</li><li>6.6. Interfaces de E/S</li></ol></li><li><b>7. Multiprocesadores.</b><ol style="list-style-type: none"><li>7.1. Introducción</li></ol></li></ol>

- 7.2. Programación de multiprocesadores
- 7.3. Multiprocesadores conectados por un solo bus
- 7.4. Multiprocesadores conectados por una red
- 7.5. Topologías de red

#### ACTIVIDADES DE APRENDIZAJE

Sesiones dirigidas por el profesor tanto en el aula como en el laboratorio. Uso de herramientas de software que permitan validar la teoría a través del desarrollo de prácticas. Las sesiones se desarrollarán utilizando medios de apoyo didáctico, como los retroproyectors. Trabajo extraclase por parte de los alumnos, involucrando revisión bibliográfica de los diferentes temas expuestos en clase, búsqueda de información a través de Internet y el desarrollo de simulaciones.

#### CRITERIOS Y PROCEDIMIENTO DE EVALUACIÓN Y ACREDITACIÓN

La evaluación del curso comprenderá tres calificaciones parciales que tendrán una equivalencia del 50% y una calificación final que corresponderá al 50% restante.

Para cada calificación parcial se deberá considerar un examen oral o escrito, tareas y prácticas de laboratorio. La calificación final deberá incluir un examen oral o escrito y un proyecto final de aplicación o de investigación, con temas estrictamente afines a la materia.

Los porcentajes correspondientes, en los aspectos considerados para las calificaciones parciales y la final, se definirán el primer día de clases, con la participación de los alumnos.

#### BIBLIOGRAFÍA

Libros básicos:

- **Computer Organization and Architecture : Designing for Performance**, Stallings, William, Usa : Pearson Education, Sixth Edition, 2002
- **Fundamentals of computer organization and architecture**, Mostafa-Hesham, Wiley editorial. 2005.
- **Computer Organization & Design, the hardware/software interface**, David A. Patterson and John L. Hennessy, Morgan Kaufmann Publishers, Inc., Third Edition, 2005
- **Organización de Computadoras: Un Enfoque Estructurado**, Tenenbaum, Andrew S., Mexico : Prentice Hall Hispanoamericana , 4ª. Edición, 2003

Libros de consulta:

- **Computer Architecture: A Quantitative Approach**, Hennessy, John L. \ Patterson, David A. Morgan Kaufmann Publishers, Inc., Third Edition, 2003
- **Arquitectura de Computadoras**, Mano, M. Morris, México: Pearson Educación , 2003
- **The Essentials of Computer Organization and Architecture**, Linda Null, Julia Lobur, Jones and Bartlett Publishers. 2003

#### PERFIL PROFESIONAL DEL DOCENTE

Ingeniero en Electrónica con Maestría o Doctorado en Electrónica, con especialidad en Sistemas Computacionales o Sistemas Digitales.