



UNIVERSIDAD TECNOLÓGICA DE LA MIXTECA
INGENIERÍA EN ELECTRÓNICA

Dr. Agustín Santiago Alvarado
Vice-Rector Académico de la UTM
Presente

Por este medio, le adjunto el **cuarto reporte de Avances Programáticos** de los profesores del Instituto de Electrónica y Mecatrónica, del área de **Electrónica** correspondientes al ciclo escolar **2021-B**.

Sin más por el momento, quedo de Usted.

Atentamente
“Labor et Sapientia, Libertas”
Huajuapán de León, Oaxaca.
24 de junio de 2021



JEFATURA DE CARRERA
INGENIERÍA EN ELECTRÓNICA

MEC. José Antonio Juárez Abad
Jefe de la Carrera de Ingeniería en Electrónica

C. c. p. Expediente.



UNIVERSIDAD TECNOLÓGICA DE LA MIXTECA

JEFATURA DE CARRERA DE INGENIERÍA EN ELECTRÓNICA

CONCENTRADO DE AVANCES PROGRAMÁTICOS

RESUMEN DEL: Cuarto reporte de avance programático del 10 de junio al 22 de junio de 2021

SEMESTRE:

2021-B

No.	NOMBRE DEL PROFESOR	MATERIA	GRUPOS	HORAS CLASE Y LABORATORIO	% DE AVANCE
1.	Mtro. José Antonio Juárez Abad	Metodología de diseño Electrónica de Potencia I	2° Sem. MEOSIA 604-A	10 12	100% 100%
2.	Mtro. Enrique Espinosa Justo	Principios de Electrónica Analógica Principios de Electrónica Analógica Circuitos eléctricos	202-A 202-B 431-A	6 6 7	100% 100% 100%
3.	Dr. Enrique Guzmán Ramírez	Circuitos Digitales Reconfigurables Arquitectura de Computadoras	614-A 2° Sem. MEOSIA	8 8	100% 100%
4.	Mtro. Heriberto I. Hernández Martínez	Metrología e Instrumentación Proyecto Terminal II Sensores y transductores	204-A 1004-A 404-A	11 9 13	100% 100% 100%
5.	Mtro. José Antonio Moreno Espinosa	Procesamiento Digital de Señales/Procesamiento de Señales	804-A/817-A	10	100%
6.	Dr. Felipe de Jesús Rivera López	Procesamiento Digital de Señales Redes de computadoras II Comunicaciones Digitales Telefonía y comunicaciones inalámbricas Teoría de comunicaciones	814-A 1004-A 804-A 1004-A 604-A	8 13 9 9 12	100% 100% 100% 100% 100%
7.	Dr. Fermín Hugo Ramírez Leyva	Control Digital Robótica Programación de Interfaces	804-A 1004-A JEFATURA DE CARRERAS m. MEOSIA	9 9 9	100% 100% 100%
8.	Mtro. Felipe Santiago Espinosa	Microcontroladores Circuitos digitales reconfigurables Sistemas Embebidos/Microcontroladores	604-A 614-B 602-B y 1002-A	11 8 11	100% 100% 100%

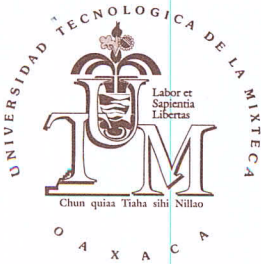
VICE-RECTORIA
ACADÉMICA

24 JUN 2021

RECIBIDO

9.	Ing. Hugo Suárez Onofre	Circuitos Eléctricos I Circuitos Eléctricos I Circuitos Eléctricos I	414-A 414-B 414-C	10 10 10	100% 100% 100%
10.	Dr. Esteban Osvaldo Guerrero Ramírez	Electrónica de Potencia Circuitos Eléctricos II	614-A 404-A	11 13	100% 100%
11.	Dr. Marco Antonio Contreras Ordaz	Electrónica de Potencia Electrónica de Potencia	2° Sem. MEOSIA 614-B	7 4	100% 100%
12.	Mtro. Alejandro Ernesto Ramírez González	Instrumentación electrónica Electrónica analógica Metrología y transductores	417 (planII) 411-A y 411-B 631-A	8 8 10	100% 100% 99%
13.	Mtro. Arturo Pablo Sandoval García	Circuitos lógicos Circuitos electrónicos II Circuitos eléctricos	JEFATURA DE CARRERA INGENIERIA EN ELECTRONICA 404-A 604-A 431-B	10 10 10	100% 100% 95%

VICE-RECTORIA
 ACADÉMICA
 24 JUN 2021
RECIBIDO

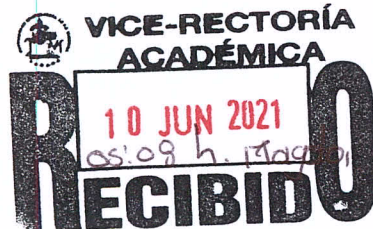


UNIVERSIDAD TECNOLÓGICA DE LA MIXTECA
INGENIERÍA EN ELECTRÓNICA

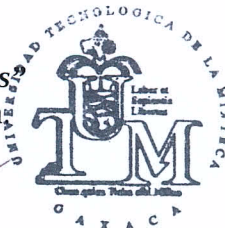
Dr. Agustín Santiago Alvarado
Vice-Rector Académico de la UTM
Presente

Por este medio, le adjunto el **tercer reporte de Avances Programáticos** de los profesores del Instituto de Electrónica y Mecatrónica, del área de **Electrónica** correspondientes al ciclo escolar **2021-B**.

Sin más por el momento, quedo de Usted.



Atentamente
“Labor et Sapientia, Libertas”
Huajuapán de León, Oaxaca
10 de junio de 2021



JEFATURA DE CARRERA
INGENIERÍA EN ELECTRÓNICA

MEC. José Antonio Juárez Abad
Jefe de la Carrera de Ingeniería en Electrónica

C. c. p. Expediente.

UNIVERSIDAD TECNOLÓGICA DE LA MIXTECA

JEFATURA DE CARRERA DE INGENIERÍA EN ELECTRÓNICA

CONCENTRADO DE AVANCES PROGRAMÁTICOS

RESUMEN DEL: Tercer reporte de avance programático del 7 de mayo al 9 de junio de 2021

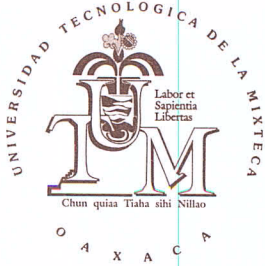
SEMESTRE: 2021-B

No.	NOMBRE DEL PROFESOR	MATERIA	GRUPOS	HORAS CLASE Y LABORATORIO	% DE AVANCE
1.	Mtro. José Antonio Juárez Abad	Metodología de diseño Electrónica de Potencia I	2° Sem. MEOSIA 604-A	25 30	90% 95%
2.	Mtro. Enrique Espinosa Justo	Principios de Electrónica Analógica Principios de Electrónica Analógica Circuitos eléctricos	202-A 202-B 431-A	24 24 26	94% 94% 66%
3.	Dr. Enrique Guzmán Ramírez	Circuitos Digitales Reconfigurables Arquitectura de Computadoras	614-A 2° Sem. MEOSIA	23 24	95% 95%
4.	Mtro. Heriberto I. Hernández Martínez	Metrología e Instrumentación Proyecto Terminal II Sensores y transductores	204-A 1004-A 404-A	34 24 34	85% 100% 90%
5.	Mtro. José Antonio Moreno Espinosa	Procesamiento Digital de Señales/Procesamiento de Señales	804-A/817-A	24	100%
6.	Dr. Felipe de Jesús Rivera López	Procesamiento Digital de Señales Redes de computadoras II Comunicaciones Digitales Telefonía y comunicaciones inalámbricas Teoría de comunicaciones	814-A 1004-A 804-A 1004-A 604-A	24 24 24 24 30	100% 100% 100% 100% 100%
7.	Dr. Fermín Hugo Ramírez Leyva	Control Digital Robótica Programación de Interfaces	804-A 1004-A JEFATURA DE CARRERA 2° Sem. MEOSIA	23 23 25	85% 85% 85%
8.	Mtro. Felipe Santiago Espinosa	Microcontroladores Circuitos digitales reconfigurables Sistemas Embebidos/Microcontroladores	604-A INGENIERIA EN ELECTRONICA 614-B 602-B y 1002-A	27 23 27	85% 90% 85%

9.	Ing. Hugo Suárez Onofre	Circuitos Eléctricos I Circuitos Eléctricos I Circuitos Eléctricos I	414-A 414-B 414-C	30 30 30	80% 80% 80%
10.	Dr. Esteban Osvaldo Guerrero Ramírez	Electrónica de Potencia Circuitos Eléctricos II	614-A 404-A	23 32	90% 90%
11.	Dr. Marco Antonio Contreras Ordaz	Electrónica de Potencia Electrónica de Potencia	2° Sem. MEOSIA 614-B	24 25	96.7% 96.1%
12.	Mtro. Alejandro Ernesto Ramírez González	Instrumentación electrónica Electrónica analógica Metrología y transductores	417 (planII) 411-A y 411-B 631-A	30 22 30	93% 91% 94%
13.	Mtro. Arturo Pablo Sandoval García	Circuitos lógicos Circuitos electrónicos II Circuitos eléctricos	404-A 604-A 431-B	29 29 29	90% 85% 90%



O A X A C P
JEFATURA DE CARRERA
INGENIERIA EN ELECTRONICA



UNIVERSIDAD TECNOLÓGICA DE LA MIXTECA
INGENIERÍA EN ELECTRÓNICA

Dr. Agustín Santiago Alvarado
Vice-Rector Académico de la UTM
Presente

Por este medio, le adjunto el **segundo reporte de Avances Programáticos** de los profesores del Instituto de Electrónica y Mecatrónica, del área de **Electrónica** correspondientes al ciclo escolar **2021-B**.

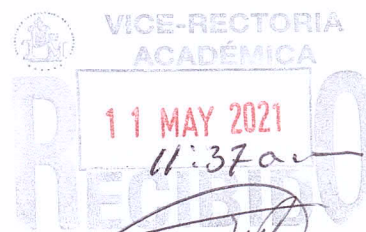
Sin más por el momento, quedo de Usted.

Atentamente
“Labor et Sapientia, Libertas”
Huajuapán de León, Oaxaca.
10 de mayo de 2021



MEC. José Antonio Juárez Abad
Jefe de la Carrera de Ingeniería en Electrónica

C. c. p. Expediente.



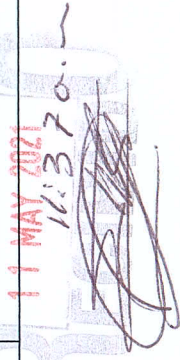
UNIVERSIDAD TECNOLÓGICA DE LA MIXTECA

JEFATURA DE CARRERA DE INGENIERÍA EN **ELECTRÓNICA**
CONCENTRADO DE AVANCES PROGRAMÁTICOS

RESUMEN DEL: Segundo reporte de avance programático del 29 de marzo al 6 de mayo de 2021

SEMESTRE: **2021-B**

No.	NOMBRE DEL PROFESOR	MATERIA	GRUPOS	HORAS CLASE Y LABORATORIO	% DE AVANCE
1.	Mtro. José Antonio Juárez Abad	Metodología de diseño Electrónica de Potencia I	2° Sem. MEOSIA 604-A	25 30	60% 60%
2.	Mtro. Enrique Espinosa Justo	Principios de Electrónica Analógica Principios de Electrónica Analógica Circuitos eléctricos	202-A 202-B 431-A	29 29 29	59% 59% 55%
3.	Dr. Enrique Guzmán Ramírez	Circuitos Digitales Reconfigurables Arquitectura de Computadoras	614-A 2° Sem. MEOSIA	24 24	65% 60%
4.	Mtro. Heriberto I. Hernández Martínez	Metrológia e Instrumentación Proyecto Terminal II Sensores y transductores	204-A 1004-A 404-A	34 24 34	60% 60% 60%
5.	Mtro. José Antonio Moreno Espinosa	Procesamiento Digital de Señales/Procesamiento de Señales Procesamiento Digital de Señales Redes de computadoras II	804-A/817-A 814-A 1004-A	24 24 34	77% 77% 28%
6.	Dr. Felipe de Jesús Rivera López	Comunicaciones Digitales Telefonía y comunicaciones inalámbricas Teoría de comunicaciones	804-A 1004-A 604-A	24 24 24	75% 60% 30%
7.	Dr. Fermín Hugo Ramírez Leyva	Control Digital Robótica Programación de Interfaces	804-A 1004-A 2° Sem. MEOSIA	25 25 25	50% 50% 50%
8.	Mtro. Felipe Santiago Espinosa	Microcontroladores Circuitos digitales reconfigurables Sistemas Embebidos/Microcontroladores	604-A 614-B 602-B y 1002-A	30 23 30	60% 60% 60%

11 MAY 2021
 16:37


9.	Ing. Hugo Suárez Onofre	Circuitos Eléctricos I Circuitos Eléctricos I Circuitos Eléctricos I	414-A 414-B 414-C	24 24 24	40% 40% 40%
10.	Dr. Esteban Osvaldo Guerrero Ramírez	Electrónica de Potencia Circuitos Eléctricos II	614-A 404-A	23 32	60% 60%
11.	Dr. Marco Antonio Contreras Ordaz	Electrónica de Potencia Electrónica de Potencia	2° Sem. MEOSIA 614-B	24 24	74.1% 73%
12.	Mtro. Alejandro Ernesto Ramírez González	Instrumentación electrónica Electrónica analógica Metrología y transductores	417 (planII) 411-A y 411-B 631-A	30 23 32	68% 52% 68%
13.	Mtro. Arturo Pablo Sandoval García	Circuitos lógicos Circuitos electrónicos II Circuitos eléctricos	404-A 604-A 431-B	31 30 31	65% 60% 60%

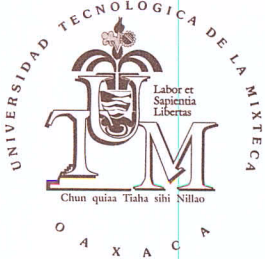
VICE-RECTORIA
ACADÉMICA

11 MAY 2021

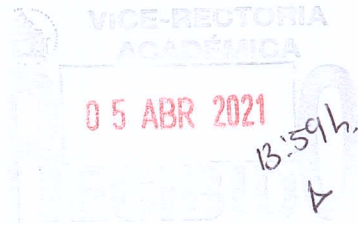
11:37 a.m.



RECIBIDO



UNIVERSIDAD TECNOLÓGICA DE LA MIXTECA
INGENIERÍA EN ELECTRÓNICA



Dr. Agustín Santiago Alvarado
Vice-Rector Académico de la UTM
Presente

Por este medio, le adjunto el **primer reporte de Avances Programáticos** de los profesores del Instituto de Electrónica y Mecatrónica, del área de **Electrónica** correspondientes al ciclo escolar **2021-B**.

Sin más por el momento, quedo de Usted.

Atentamente
"Labor et Sapientia, Libertas"
Huajuapán de León, Oaxaca
05 de abril de 2021



JEFATURA DE CARRERA
INGENIERÍA EN ELECTRÓNICA

MEC. José Antonio Juárez Abad
Jefe de la Carrera de Ingeniería en Electrónica

C. c. p. Expediente.

UNIVERSIDAD TECNOLÓGICA DE LA MIXTECA

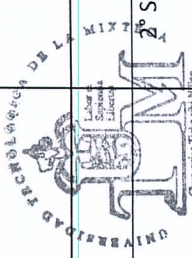
JEFATURA DE CARRERA DE INGENIERÍA EN ELECTRÓNICA CONCENTRADO DE AVANCES PROGRAMÁTICOS

RESUMEN DEL: Primer reporte de avance programático del 01 al 26 de marzo de 2021

SEMESTRE: 2021-B

No.	NOMBRE DEL PROFESOR	MATERIA	GRUPOS	HORAS CLASE Y LABORATORIO	% DE AVANCE
1.	Mtro. José Antonio Juárez Abad	Metodología de diseño Electrónica de Potencia I	2º Sem. MEOSIA 604-A	19 27	30% 30%
2.	Mtro. Enrique Espinosa Justo	Principios de Electrónica Analógica Principios de Electrónica Analógica Circuitos eléctricos	202-A 202-B 431-A	27 27 27	24% 24% 24%
3.	Dr. Enrique Guzmán Ramírez	Circuitos Digitales Reconfigurables Arquitectura de Computadoras	614-A 2º Sem. MEOSIA	19 19	35% 30%
4.	Mtro. Heriberto I. Hernández Martínez	Metrología e Instrumentación Proyecto Terminal II Sensores y transductores	204-A 1004-A 404-A	27 19 27	30% 25% 30%
5.	Mtro. José Antonio Moreno Espinosa	Procesamiento Digital de Señales/Procesamiento de Señales Procesamiento Digital de Señales Redes de computadoras II	804-A/817-A 814-A 1004-A	19 19 19	50% 50% 14%
6.	Dr. Felipe de Jesús Rivera López	Comunicaciones Digitales Telefonía y comunicaciones inalámbricas Teoría de comunicaciones	804-A 1004-A 604-A	27 19 19	33% 20% 11%
7.	Dr. Fermín Hugo Ramírez Leyva	Control Digital Robótica Programación de Interfaces	804-A 1004-A 2º Sem. MEOSIA	19 19 19	20% 25% 25%
8.	Mtro. Felipe Santiago Espinosa	Microcontroladores Circuitos digitales reconfigurables Sistemas Embebidos/Microcontroladores	604-A 614-B 602-B y 1002-A	26 20 26	30% 30% 30%

9.	Ing. Hugo Suárez Onofre	Circuitos Eléctricos I Circuitos Eléctricos I Circuitos Eléctricos I	414-A 414-B 414-C	20 20 20	20% 20% 20%
10.	Dr. Esteban Osvaldo Guerrero Ramírez	Electrónica de Potencia Circuitos Eléctricos II	614-A 404-A	18 25	30% 30%
11.	Dr. Marco Antonio Contreras Ordaz	Electrónica de Potencia Electrónica de Potencia	2º Sem. MEOSIA 614-B	19 20	30.3% 30.8%
12.	Mtro. Alejandro Ernesto Ramírez González	Instrumentación electrónica Electrónica analógica Metrología y transductores	417 (planII) 411-A y 411-B 631-A	23 17 25	26% 25% 38%
13.	Mtro. Arturo Pablo Sandoval García	Circuitos lógicos Circuitos electrónicos II Circuitos eléctricos	404-A 604-A 431-B	24 24 24	30% 30% 30%



O A X A C P
JEFATURA DE CARRERA
INGENIERIA EN ELECTRONICA